

# Philippe Millet

---

E-mail: philippemilletphd@yahoo.com • Web: philippemillet.net

## RESPONSABLE DE LABORATOIRE DE RECHERCHE

Encadrement d'une équipe de 10 personnes spécialisées dans les architectures hautes performances et les outils de programmation associés. Expert en architectures embarquées temps-réel. Conception d'architectures parallèles et programmation de middleware pour des applications temps-réel critiques dans les domaines du traitement du signal et du traitement d'image.

Expérimenté en gestion de projet et en conduite d'équipe. Grande expérience du travail en équipe et à l'étranger (Pays-Bas, Allemagne, Autriche). Grande capacité d'adaptation, détermination et ténacité dans le travail, résolution de problèmes complexes et atteinte des objectifs. Grande expérience des négociations avec les partenaires et les clients dans une logique gagnant-gagnant.

### Points marquants:

- Projet collaboratif sélectionné en réponse à l'appel d'offres du call H2020-ICT4 d'avril 2015 dans un contexte très sélectif pour un financement proche de 4M€.
- Conduit des évolutions technologiques au niveau groupe, construction de la stratégie de recherche et de la roadmap associée. Mise en place d'études en collaboration avec les unités pour financer la recherche.
- Transferts technologiques réussis, notamment de la technologie « Structure d'accueil TeraTS » vers Thales Systèmes Aéroportés permettant un développement accéléré sur FPGA et la maîtrise du temps réel.

### Expérience Professionnelle :

#### **Responsable de laboratoire et thème de recherche** – Thales Research & Technology (02/2013 – Présent)

Conduit des évolutions technologiques au niveau du groupe Thales pour répondre aux besoins des produits prévus à une échéance de cinq à dix ans.

- Responsable du laboratoire de recherche « calculateurs hautes performances » depuis 01/2015.
- Dirige une équipe de 10 personnes composée de docteurs, d'ingénieurs et de thésards.
- Recrutement de membres de l'équipe et de prestataires. Mise en place et évaluation des objectifs.
- Identification des sources de financement et mise en place de proposition de projets collaboratifs avec des partenaires européens et des business units Thales en accord avec la stratégie du thème de recherche et les responsables des Key Technology Domains en respectant les processus internes.
- Dérivage de technologies TRL 3-4, monté en maturité et transfert de ces technologies en TRL 5-6 vers les unités.

#### **Ingénieur de recherche / responsable de programmes** – Thales Research & Technology (11/2006 – 02/2013)

Expert en solutions embarquées. Conception de solutions innovantes pour augmenter la puissance de calcul, améliorer la fiabilité, réduire la consommation électrique et le prix de vente des équipements.

- Publication des résultats au travers de brevets, conférences scientifiques, livres et journaux scientifiques
- Travail en Allemagne, Suisse et Autriche avec des partenaires ou des équipes clientes.
- Développement d'exigences et de spécifications pour des architecture de traitement du signal et d'image.
- Gestion de programme de recherche financé par la commission européenne ou la France.

#### **Ingénieur recherche et développement** – Thales Air Defence (07/2004 – 10/2006)

Développement d'évolutions majeurs dans les architectures embarquées, les outils et les procédures pour réduire d'un facteur 5 les coûts de production.

- Remplacement de solutions de communication propriétaires par d'autres basées sur des standards e.g. Ethernet.
- Conception d'outils pour améliorer la méthodologie de développement.

# Philippe Millet

---

**Ingénieur développement logiciel** – Thales Nederland (10/2002 – 06/2004)

Travail sur le site du client à Hengelo (Pays-bas) durant le développement de l'unité de traitement du signal radar, de la spécification jusqu'à l'intégration dans le système et la première livraison au client final.

**Ingénieur développement logiciel** – Thales Air Defence (10/1998 – 10/2002)

Conception et réalisation d'un atelier dédié au développement d'application temps-réel sur des machines hétérogènes parallèles embarquées, allant de 1 à plusieurs centaines de processeurs.

## Enseignement :

- 04/2013 **Les architectures de processeurs** – Université de Bochum, Allemagne  
Enseignement d'un cours, de TD et TP sur deux semaines, en allemand, à l'université de Bochum
- depuis 2013 **Architectures hautes performances** – Ecole Nationale Supérieure des Techniques Avancées  
Contraintes produits et cahiers des charges des architectures embarquées haute performance
- depuis 2013 **Architectures hautes performances** – Université Paris XI  
Stratégie de conception des architectures haute performance
- 09/1998–01/1999 **Méthodes de programmation** – Pôle Universitaire Léonard de Vinci  
Méthodes de programmation et processus de développement logiciel

## Diplômes:

**Doctorat en Physique** – Université Paris XI / Pôle Léonard de Vinci / Thales  
Mention: Très Honorable  
« Placement de processus sur des architectures parallèles: l'approche évolutionnaire »  
Conception d'algorithmes génétiques pour la résolution de problèmes réputés insolubles.

**Magistère de Physique** – Université Paris XI  
Mention Bien  
Formations universitaires d'excellence, l'accès à cette formation est sélectif.

**DEA en Electronique** – Université Paris XI  
Mention très bien  
Electronique, capteurs et circuits intégrés

## Langues:

Français	: Langue maternelle (Nationalité Française)	Russe	: B1
Anglais	: Bilingue	Néerlandais	: Basique
Allemand	: C2-Pratiquement bilingue	Espagnole	: Basique

**Hobbies:** Langues étrangères, fitness, natation, jogging, lecture.